

«УТВЕРЖДАЮ»

Первый заместитель директора
Муромского института (филиала) ФГБОУ ВО
«Владимирский государственный университет
имени Александра Григорьевича
и Николая Григорьевича Столетовых»
д.т.н., профессор А. Д. Жизняков



« 09 » 12 2016 г.

ЗАКЛЮЧЕНИЕ

**Муромского института (филиала) ФГБОУ ВО «Владимирский
государственный университет имени Александра Григорьевича и
Николая Григорьевича Столетовых»**

Кандидатская диссертация Михеева Кирилла Валерьевича «Разработка вычислительных алгоритмов для устройств обработки и отображения информации радиотехнических систем» выполнена в Муромском институте (филиале) ФГБОУ ВО «Владимирский государственный университет имени Александра Григорьевича и Николая Григорьевича Столетовых».

В период подготовки диссертации соискатель Михеев Кирилл Валерьевич обучался в очной аспирантуре ФГБОУ ВО «Владимирский государственный университет имени Александра Григорьевича и Николая Григорьевича Столетовых».

В 2011 году окончил с отличием Владимирский государственный университет имени Александра Григорьевича и Николая Григорьевича Столетовых.

Справка о сдаче кандидатских экзаменов по иностранному языку, истории и философии науки, специальной дисциплине выдана в 2016 году.

Научный руководитель – Чекушкин Всеволод Викторович, доктор технических наук, профессор кафедры «Системы автоматизированного проектирования» Муромского института (филиала) ФГБОУ ВО «Владимирский государственный университет имени Александра Григорьевича и Николая Григорьевича Столетовых».

По итогам обсуждения принято следующее заключение:

В диссертационной работе изложены результаты решения задач разработки численных методов, алгоритмов реализации вычислительных процессов, вопросы воспроизведения траектории движения воздушных объектов в радиотехнических системах. Поставлены и решены следующие задачи:

а) проведено существенное упрощение реализации сложных функциональных зависимостей путем их представления в виде суперпозиции более простых функций и разработка соответствующих полиномиальных преобразований Чебышева, обеспечивающих повышение точности аппроксимации и минимизации программно - аппаратных затрат.

б) проведено моделирование, реализуемого в системах цифровой обработки радиотехнической информации вычислительного процесса, для обеспечения сокращения вычислительных затрат, значительного уменьшения погрешности результата за счёт взаимного поглощения и взаимной компенсации составляющих погрешностей.

в) разработана структура вычислителя, построенного на универсальном микропроцессоре или ПЛИС, ориентированного на наиболее

